

MONTAJ HATTI Dengeleme Test Problemleri İin ncelik Diyagramı retimi

Kürşat AGPAK Hadi GÖKCEN

Gazi Üniversitesi, Mühendislik-Mimarlık Fakültesi Endüstri Mühendisliği Bölümü, 06570, Ankara, Türkiye

ÖZET

Literatürde, MHD problemlerinin çözümü için geliştirilen yöntemlerin oldukça fazla sayıda olmalarına karşın, yöntemlerin denenebileceği ya da performanslarının ortak bir zeminde karşılaştırılabilmesi açısından yeterli sayıda standart test problemine rastlamak pek mümkün değildir. Bunun sebebi, farklı esneklik oranına (E-Oram) sahip öncelik diyagramlarının standart olarak üretilmemesidir. Bu makalede öncelik diyagramlarının üretilmesi üzerinde durulacaktır. Bu amaçla, istenilen esneklik oran ve görev sayısına göre öncelik diyagramlarının sonsuz sayıda üretilmesine yönelik Pascal Programlama diliyle kodlanmış bir program hazırlanmıştır. Program, değişik özelliklerdeki öncelik diyagramları üretilerek denenmiş ve doğrulanmıştır.

Anahtar Kelimeler: Hat dengeleme, öncelik diyagramları

PRECEDENCE DIAGRAM GENERATION FOR THE ASSEMBLY LINE BALANCING TEST PROBLEMS

ABSTRACT

Although there are numerous methods developed for solution of the assembly line balancing problems in literature, standard test problems which are necessary to experiment the methods or to compare the performances of each other in a common conditions are not enough. The reason of this, standart precedence diagrams with different flexibility ratio can not be generated. In this paper, the precedence diagrams generation has been considered. For this purpose, a computer program coded in Pascal programming Language is developed. This program could be generate the precedence diagram in infinite number, according to the desired flexibility ratio and task number. Also, it is tried and verified by producing the various precedence diagrams.

Key Words: Line balancing, precedence diagrams